

**ELETRÔNICA II (PSI3322) - 2º. Semestre de 2022**Prof. Dr. Antonio Seabra: antonio.seabra@usp.br (Turma 1): Sala D1-03Prof. Dr. Armando Laganá: armando.lagana@usp.br (Turma 2): Sala D1-03Prof. Dr. João Martino: martino@usp.br (Turma 3): Sala GD-05(4ª Feira)/GD-06(6ª Feira)

4ª Feira das 9h20 às 11h00 e 6ª Feira das 11h10 às 12h50

Programação – v3

Aula	Data	Matéria	Capítulo/página	Obs.:
1	17/08	Introdução à Disciplina. Motivação. Metodologias de estudo. Testes do uso do Socrative no curso		
2	19/08	Estrutura e operação dos transistores de efeito de campo canal n, características tensão-corrente.	Sedra, Cap. 4 p. 141-146	Teste 00 11h10-11h25
3	24/08	Dedução da equação de corrente do MOSFET canal n, resistência de saída na saturação, Exemplo 4.1.	Sedra, Cap. 4 p. 146-155	Teste 01 09h20-09h35
4	26/08	Características do MOSFET canal p, efeito de corpo, sumário, exercícios.	Sedra, Cap. 4 p. 155-159	Teste 02 11h10-11h25
5	31/08	Polarização cc. Exemplos 4.2, 4.5 e 4.6 O MOSFET como amplificador e como chave (apenas destacar a curva de transferência)	Sedra, Cap. 4 p. 160-165	Teste 03 09h20-09h35
6	02/09	O MOSFET como amplificador, modelo equivalente de pequenos sinais, Exemplo 4.10.	Sedra, Cap. 4 p. 175-184	Teste 04 11h10-11h25
7	14/09	Configurações básicas de estágios amplificadores MOS. Conceituação. Configuração fonte comum.	Sedra, Cap. 4 p. 185-191	Teste 05 09h20-09h35
8	16/09	Amplificador fonte comum com resistência de fonte.	p. 191-193	Teste 06 11h10-11h25
9	21/09	Amplificadores MOS porta comum e dreno comum	Sedra, Cap. 4 p. 193-196	Teste 07 09h20-09h35
10	23/09	Resposta em alta frequência da fonte comum	Sedra, Cap. 4 p. 203-206	Teste 08 11h10-11h25
1ª. Semana de Provas (26 a 30/09/2022)				
11	05/10	Resposta em baixa frequência da fonte comum	Sedra, Cap. 4 p. 206-208	Teste 09 09h20-09h35
12	07/10	Inversor CMOS: operação do circuito, característica de transferência de tensão.	Sedra, Cap. 4 p. 209-212	Teste 10 11h10-11h25
13	14/10	Inversor CMOS: operação dinâmica, corrente e dissipação de potência. Portas lógicas NE, NOU, Circuitos com chaves CMOS	Sedra, Cap. 4 p. 212-216	Teste 11 11h10-11h25
14	19/10	Fontes de corrente MOS, espelhos de corrente MOS. Circuitos guias de corrente MOS Exemplo 6.4, Exemplo 6.5.	Sedra, Cap. 6, p. 353-356	Teste 12 09h20-09h35
15	21/10	Amplificador fonte comum com carga ativa. Exemplo 6.8.	Sedra, Cap. 6, p. 365-368	Teste 13 11h10-11h25
16	26/10	Amplificadores diferenciais com MOS: introdução, par diferencial, operação em pequenos sinais do par diferencial, ganho diferencial de tensão. Exercício 7.4	Sedra, Cap. 7 p. 429-436	Teste 14 09h20-09h35



ESCOLA POLITÉCNICA DA UNIVERSIDADE DE SÃO PAULO

Departamento de Engenharia de Sistemas Eletrônicos (PSI)

17	04/11	Ganho de modo comum, rejeição de modo comum. Exercício 7.5	Sedra, Cap. 7 p. 436-438	Teste 15 11h10-11h25
18	09/11	O amplificador diferencial MOS com carga ativa Exercício 7.12	Sedra, Cap. 7 p. 452-456	Teste 16 09h20-09h35
19	11/11	Amplificadores de Múltiplos estágios - Um Amp Op CMOS. Exemplo 7.3	Sedra, Cap. 7 p. 465-467	Teste 17 11h10-11h25
20	16/11	Amplificadores de Múltiplos estágios - Um Amp Op CMOS. Ex. 7.18	Sedra, Cap. 7 p. 467-468	Teste 18 09h20-09h35
21	18/11	Algumas Propriedades da Realimentação Negativa, Exercício 8.1	Sedra, Cap. 8 p. 489-494	Teste 19 11h10-11h25
22	23/11	As quatro topologias básicas da Realimentação. O Amplificador com realimentação série-paralelo: situação ideal	Sedra, Cap. 8 p. 494-498	Teste 20 09h20-09h35
23	25/11	O amplificador com realimentação série-paralelo: situação real.	Sedra, Cap. 8 p. 498-502	Teste 21 11h10-11h25
2ª. Semana de Provas (29/11 a 09/12/2022)				
Prova Substitutiva (15 a 21/12/2022)				
Prova de Recuperação: a ser definido				

CRITÉRIO DE APROVEITAMENTO

A média geral (MG) será a média ponderada de 2 provas mais testes conforme segue:

$$MG = 0,3.MT + 0,3.P1 + 0,4.P2$$

- P1: Prova Teórica aplicada na 1ª semana de prova
- P2: Prova Teórica aplicada na 2ª semana de prova
- MT é a média aritmética das notas atribuídas aos testinhos aplicados no início em cada aula utilizando-se o Socrative, **descartando-se as quatro piores notas.**

A prova substitutiva é permitida somente para o aluno que perder uma das provas (P1 ou P2), devidamente justificado através de formulário disponibilizado no Moodle e circunstanciado através de documento comprobatório.

Bibliografia:

[1] **Livro Texto:** Sedra, A.S. and Smith, K.C. Microeletrônica. Pearson, 2007, 5a. edição.

[2] **Material didático adicional:** eDisciplinas de PSI3322 (Moodle)