

Universidade de São Paulo
Escola de Engenharia de São Carlos
Departamento de Engenharia Elétrica
SEL 0431 - Lab. Controle Proc. Industrial
Prof. Dennis Brandão

Controle da malha de nível: ajuste matemático do bloco PID

O cartão de saída analógica instalado no CLP da Siemens tem um range de -10 a +10V. Contudo, a entrada do inversor que aciona a bomba tem um range de 0 a +10V. Para corrigir este problema de hardware, aconselha-se utilizar a seguinte solução:

- Tome a saída %QW80, após implementar o bloco PID, multiplique este valor por 0.5 em um bloco MULT e some o valor decimal 13628 (que corresponde a 5V) em um bloco ADD.
- Os blocos podem ser adicionados na mesma linha do PID.