

Avaliação: MF = 0,3.MT+0,4.P+0,2.F+0.1V, onde MT = média dos 4 melhores testinhos em 5, P = nota da P2 (entrega do projeto),

F = Média da Avaliação dos 2 fóruns = nr de participações (mínimo 3), ideal 5 em tópicos diferentes e V = nota da visita técnica

Aula 01 - 01/08 Introdução e definição de projetos de pci

Aula 02 - 08/08 Encapsulamento para componentes eletrônicos e Técnicas Wire-bonding e Chip on Board

Aula 03 - 15/08 Projeto de PCIs (I) (testinho aula 02 e entregar proposta de projeto de pci)

Aula 04 - 22/08 Confeção de Placas PCI e Montagem SMD

Aula 05 - 29/08 Projeto de PCIs (II) (testinho aula 04)

Aula 06 - 05/09 Placas Multilayer I

P1 - 14/09 (não haverá)

Aula 07 - 19/09 Placas Multilayer II

~~Aula 08 - 26/09 Engenharia de sistemas~~

Aula 09 - 03/10 Encomenda de serviços

Aula 10 - 10/10 Técnica Flip Chip, Circuitos híbridos em filmes espesso e fino e testinho 06 via moodle, das 14 às 14h30

Aula 11 - 17/10 Apresentação dos projetos de pci – 5 minutos cada

aluno, apresentação entregue no moodle até dez horas do dia de 14/10 (testinho da aula 10)

P2 – 24/10 – Entrega no formato impresso (papel) dos projetos de pci (prova segunda 24/10, 15:50-17:40)

Quarta 04/11: Abertura do forum 01

Aula 12 - 31/10 Patentes (forum 01 + aula das 14:00 às 15:30)

Segunda 07/11: Fechamento do forum 01 e abertura do forum 02)

Aula 13 - 14/11 Lixo eletrônico (forum 02 + aula das 14:00 às 15:30)

Sexta 18/11: Fechamento do forum 02

Aula 14 - 21/11 Visita a Linha de Montagem SMD PSI/EPUSP

Aula 15 - 28/11 Entrega do relatório da Visita via moodle

P3 - 07/12 (não haverá)

Agosto

DOM	SEG	TER	QUA	QUI	SEX	SAB
	1 – A01	2	3	4	5	6
7	8 – A02	9	10	11	12	13
14	15 – A03	16	17	18	19	20
21	22 – A04	23	24	25	26	27

Setembro

DOM	SEG	TER	QUA	QUI	SEX	SAB
28	29 – A05	31	31	1	2	3
4	5 – A06	6	7	8	9	10
11	12- (sem prova)	13	14	15	16	17
18	19 A06	20-Senec	21	22-Senec	23	24
25	26 – A14 (visita)	27	28	29	30	1

Outubro

DOM	SEG	TER	QUA	QUI	SEX	SAB
2	3 – A07+A09	4	5	6	7	8
9	10 – A10	11	12	13	14 slides ate 14/10 10hs	15
16	17 – A11	18	19	20	21	22
23	24- Entrega P	25	26	27	28	29

Novembro

DOM	SEG	TER	QUA	QUI	SEX	SAB
30	abertura forum 1 31 – A12 (forum)	1	2	3	4	5
6	fech F1 e ab F2 7 – A13 (forum)	8	9	10	11	12
13	14	15	16	17	18 fech F2	19
20	21	22	23	24	25	26

Dezembro

DOM	SEG	TER	QUA	QUI	SEX	SAB
27	28- Ent. Rel. (site)	29	30	1	2	3
4	5 (sem prova)	6	7	8	9	10
11	12	13	14	15	16	17

Para o Projeto de PCI:

- Fazer o Esquemático e verificar o ERC
- Escolher já no esquemático os encapsul. corretos
- Procurar utilizar componentes SMT
- Gerar, a partir do Esquemático, o BOM
- Tamanho da placa otimizado de maneira que não sobrem espaços vazios (espaço é \$\$)
- Escolher fabricante da placa (e gerar Design Rules)
- Definir largura das pistas em função das correntes
- Seguir boas práticas de projeto conforme Aula06
- Fazer roteamento, com plano de terra se necessário
- Gerar arquivos para furos na placa (Excellon)
- Gerar arquivos de máscaras da placa (Gerber)
- Gerar arquivo de posicionamento de componentes (ULP)

Colocar projetos antigos no moodle!!!!!!!!!!

0.2*F+0.1*V