**Departamento de Engenharia Elétrica e de Computação**

**SEL0384 – Laboratório de Sistemas Digitais I – Prof.ª: Luiza Codá**

**Atividade Pré – Laboratório para Prática 04**

|  |  |  |  |
| --- | --- | --- | --- |
| **Nome:** |  | **Nº USP** |  |
| **Nome:** |  | **Nº USP** |  |

|  |  |
| --- | --- |
| **Turma e Horário:** |  |

Leia o arquivo Dispositivos Lógicos programáveis e a Aula 5- Implementação de uma ULA utilizando Dispositivo Lógico Programável tipo FPGA, e responda as seguintes perguntas:

1. Cite 2 tipos de SPLD e comente sobre a diferença entre eles:

2. Cite 2 diferenças entre CPLD e FPGA:

3. O que acontece com o conteúdo configurado no FPGA quando desliga-se a alimentação?

4. O que é uma Unidade Lógica e Aritmética(ULA). Mostre um esquema de interno de uma ULA simples.