

Departamento de Engenharia Elétrica e de Computação - EESC-USP

SEL-415 INTRODUÇÃO À ORGANIZAÇÃO DOS COMPUTADORES

Programa, Bibliografia e Datas de Provas

Curso : Engenharia Mecatrônica

Profa. Luiza Maria Romeiro Codá

luiza@sc.usp.br

Programa

- Histórico dos Computadores
- Decodificadores/Registradores/Tristate
- Memórias
- Lógica de Seleção
- Organização Interna
- Modelos de Arquiteturas
- Dispositivos de entrada e saída
- Microcontrolador 8051
- Pilha
- Interrupção
- Conjunto de instruções/Programação

Datas	conteúdo do programa (curso Engenharia Mecatrônica)
16/08	Apresentação do programa / Aula1-Histórico dos Computadores
23/08	Aula 2- Decodificadores
30/08	Aula 3 Interface para Dispositivos de E/S: Registradores e Tri-state
06/09	Não haverá aula
13/09	Aula 4- Memórias
20/09	Aula 4-Memórias (continuação)
27/09	Aula 5- Lógica de Seleção parte 1
04/10	1ª. PROVA (conteúdo da aula 1 a aula 5- parte1)
11/10	Aula 5- Lógica de Seleção parte 2 (continuação)
18/10	GREVE
25/10	Aula 6- Organização Interna de computadores
01/11	Aula 7 Dispositivos de entrada e saída
08/11	Aula 8- Microcontrolador 8051
15/11	Não haverá aula
22/11	Aula 8- Microcontrolador 8051(continuação)
29/11	SEMATRON
06/12	2ª. PROVA (conteúdo da aula 5-parte1 em diante)

Bibliografia

Conteúdo da Disciplina:

- <http://disciplinas.stoa.usp.br>

Livros:

- Tocci R. J.; Widmer N. S. Sistemas Digitais: Princípios e Aplicações, 12ª Edição, Pearson, 2019
- Monteiro M. A. Introdução à Organização de Computadores, 5ª Edição, LTC, 2021.

Bibliografia

Livros (Outros):

1. Daltrini, B. M.; Jino, M. ; Magalhães, L. P. – “Introdução a Sistemas de Computação Digital” , Makron Books, 1999
2. Gaonkar, R. S. – “Architecture, Programming, and Applications With the 8085”, 5a. Ed. Pearson 2002.
3. Kleitz, W. – “Microprocessor and Microcontroller Fundamentals: The 8085 and 8051 Hardware and Software”, Prentice Hall, Upper Saddle River, N.J. e ©1998
4. W. Stallings, “Arquitetura e Organização de Computadores”, Pearson, 8ª ed., 2010

Datas das Provas 2023

Curso: Engenharia Mecatrônica

Prova 1 – 04 de outubro

Prova 2 - 06 de dezembro

Regime de Recuperação – 1º semestre 2024

OBS: Não Haverá prova substitutiva

• **Revisão das provas:** serão realizadas no final do semestre, após a correção da 2ª prova. A revisão tem por objetivo verificar possíveis erros, ou para quem tiver dúvidas a respeito da correção (não para CHORAR nota!!!!)

• **OBS: Nota máxima da recuperação = 5,0**

• **Substituição de Prova:** apenas sob apresentação de atestado médico na seção de graduação e serviço social implicando na aplicação de uma prova diferente da perdida (provavelmente bem mais complexa!!)

Avaliação

■ Cada aula será disponibilizada uma atividade que poderá ser realizada durante a semana e entregue pelo Moodle USP. A entrega das atividades **não é obrigatória**, mas será aplicada até 1,0 ponto na média para o alun@ que entregar atividades no prazo (valor proporcional ao número de atividades)

Observações: Os prazos deverão ser respeitados e NÃO serão aceitas atividades com atraso;
Média abaixo < 3,0 não é acrescentado ponto na média final devido às atividades

■ Serão aplicadas 2 provas presenciais pelo Stoa Moodle USP;

■ Média final: $0,4 * P1 + 0,6 * P2$

■ Para aprovação, o aluno deverá obter média final maior ou igual a 5,0.

■ Tempo para execução da prova: **1h e 50 min**

■ Recuperação: o aluno com média <5,0 e $\geq 3,0$ não é aprovado, mas terá direito a fazer a *Regime de Recuperação de Aprendizado no semestre seguinte ao cursado na disciplina, com provas em data e horário a serem estabelecidos pelo professor responsável, conforme regras da USP.*

OBS.: uma vez definidos, data e horário da prova de recuperação não serão alterados.

FIM