

## Departamento de Engenharia Elétrica e de Computação

### SEL 323 – Lab. de Sistemas Digitais II

Profa. Luiza Maria Romeiro Codá

#### “NORMAS E PROGRAMA DA DISCIPLINA”

1. Em conformidade com as normas estabelecidas pela NR-10 – Segurança em instalações e serviços em eletricidade, medidas 10.2.9.2 e 10.2.9.3:  
Por risco de choque elétrico só é permitida a permanência no laboratório trajando sapatos ou tênis com solas de borracha. Deve-se também manter os cabelos compridos presos e evitar o uso de adornos metálicos (como anéis, colares, pulseiras, etc).
2. A prática será feita em grupo de no máximo 02 alunos.
3. Será permitido um atraso de no máximo 5 min do início da aula, após isso o aluno não poderá fazer o laboratório.
4. Cada circuito montado deve ser mostrado à professora para que ela verifique seu funcionamento e faça as anotações. Caso o circuito não seja mostrado para a professora não será considerado que tenha sido montado.
5. Os relatórios serão feitos em grupo, mas só terá a nota o aluno que participar do laboratório.
6. Os relatórios devem ser elaborados de preferência no micro e devem ser entregues impressos na aula seguinte ao término da prática, para que a nota máxima seja 10,0. Caso ocorra atraso ( de uma semana) o relatório terá nota máxima 8,0. Após esse prazo, não serão mais recebidos relatórios e a nota máxima será 4,0, levando em consideração apenas a montagem e funcionamento do circuito mostrados e verificados pela professora.
7. **Confecção do relatório:** Podem aproveitar parte do texto do roteiro da prática que for conveniente, porém transformem o roteiro em um relatório técnico, simplificado. A discussão dos resultados é obrigatória, onde deve constar comparação dos resultados e a explicação dos mesmos, assim como qualquer discrepância de resultados obtidos.

#### No relatório deve constar:

**Capa** : constando os nomes e nº USP dos componentes do grupo, turma (ex: turma de 2ª. feira 14:20hs),

**Descrição das montagens:** deve conter diagrama em blocos dos circuitos, lista de componentes utilizados e explicação do funcionamento dos circuitos montados.

**Medidas:** Tabelas com os valores medidos obtidos.

**Conclusão ou discussão dos resultados:** comparação entre valores medidos e teóricos, explicação dos resultados obtidos.

**Aplicação prática do circuito e custo.**

8. A nota final de cada relatório está sujeita a nota de participação de cada aluno, independentemente. Esta nota de participação tem valor máximo de 1,0 e é afetada por vários fatores: chegar atrasado na aula, terminar a prática e/ou entregar o relatório depois do horário de término da aula, não participar adequadamente das atividades, etc.
9. Aula de Reposição: haverá UMA ÚNICA aula de reposição, que se dará em data a combinar, após o término da última prática. A aula de reposição será somente para o aluno que PERDEU alguma prática do curso. Apenas 01 prática poderá ser repostada, quando perdida por falta, porém nenhuma prática poderá ser refeita.
10. Os alunos devem criar na área de usuários do micro em que estiver trabalhando, uma pasta com o nome do grupo para guardar seus arquivos, e apenas nessa pasta. Caso salve algum arquivo em outra área ou na área de trabalho, será descontada nota de participação.
11. O aluno deve salvar em algum dispositivo de memória( “nuvem”) ou enviar por e-mail, para os dois membros do grupo, as informações obtidas no laboratório, para que possam tê-las disponível nas próximas aulas. **(Esse item se não cumprido será levado em consideração na avaliação de participação)**
12. Na semana seguinte após o término da última prática do laboratório se necessário será realizada uma prova. A nota da prova terá peso de 40% da nota final.
13. Avaliação:
  - i. **Nota Prática = Nota do relatório x Nota de participação**
  - ii. **Nota Final= 0,6 (média aritmética de prat 1 e prat2) + 0,4( média aritmética da prat 3 em diante)**

**Obs: a Nota de participação varia de 0 a 1**

#### **14. Tópicos abordados**

Circuitos Osciladores , Circuitos Monoestáveis e aplicação; Programação e utilização de Memória EEPROM em gerador de onda; Introdução à linguagem VHDL e projetos utilizando CPLD e FPGA.