

Departamento de Engenharia Elétrica e de Computação
SEL 323 – Lab. de Sistemas Digitais II
Profa. Luiza Maria Romeiro Codá

Prática nº5

Comparador de Igualdade- Descrição estrutural usando vetores

Utilizando o software QuartusII escreva o projeto em linguagem VHDL para o comparador de igualdade de 4 *bits* (Figura 1). usando arquitetura estrutural(interconexão de componentes). Crie os PORTS e sinais como vetores.

Funcionamento: A saída "Igual" só assume nível lógico alto se as entradas forem iguais ($A = B$). Sintetize o circuito e verifique seu funcionamento.

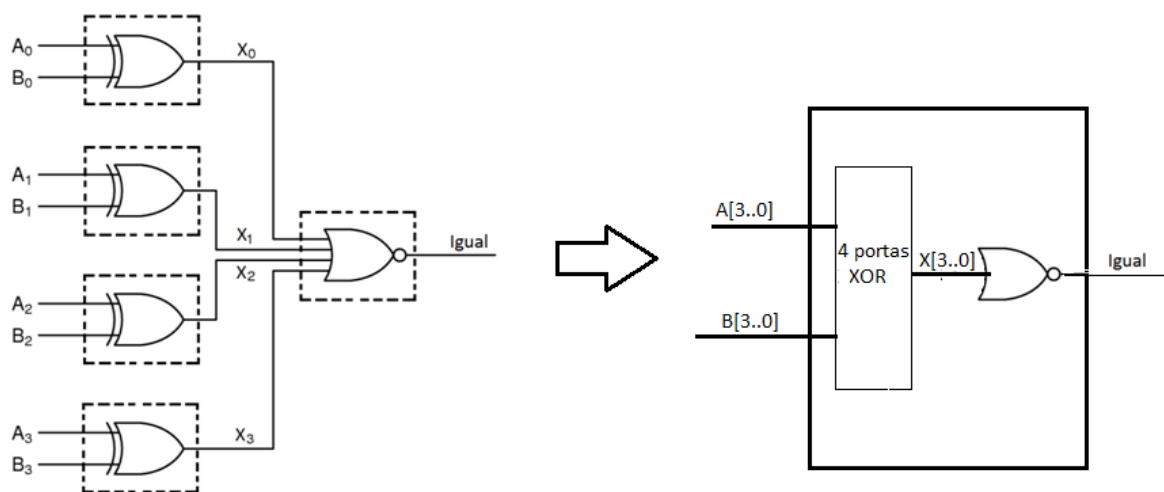


Figura 1