

**Departamento de Engenharia Elétrica e de Computação
SEL 323 – Lab. de Sistemas Digitais II
Profa. Luiza Maria Romeiro Codá**

PRÁTICA Nº3

“INTRODUÇÃO A PROGRAMAÇÃO VHDL”

Utilizando o software QUARTUS II, escreva o projeto em descrição VHDL do circuito da Figura 1 utilizando a arquitetura por fluxo de dados. Compile, insira a pinagem, sintetize no dispositivo FPGA de alguma placa e teste seu funcionamento.

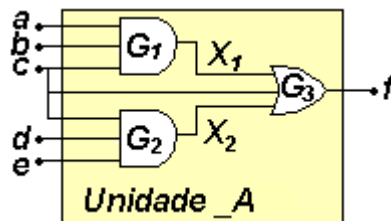


Figura 1 Exemplo de modelo estrutural

Tabela com pinos da placa mercúrio:

sinal	Pino do fpga	
a	E16	Chave 0 do grupo A
b	H22	Chave 1 do grupo A
c	F16	Chave 2 do grupo A
d	F19	Chave 3 do grupo A
e	H21	Chave 4 do grupo A
f	R5	Segmento a do display 1
g	V2	Segmento a do display 0