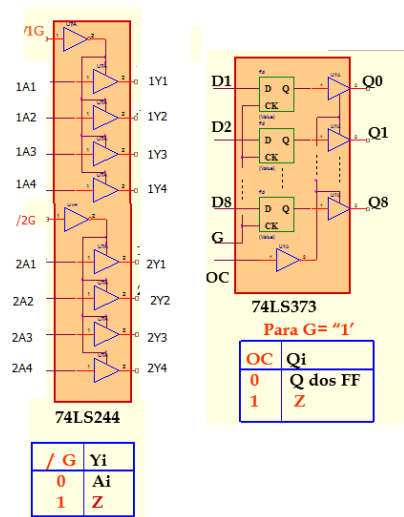


Cis utilizados :

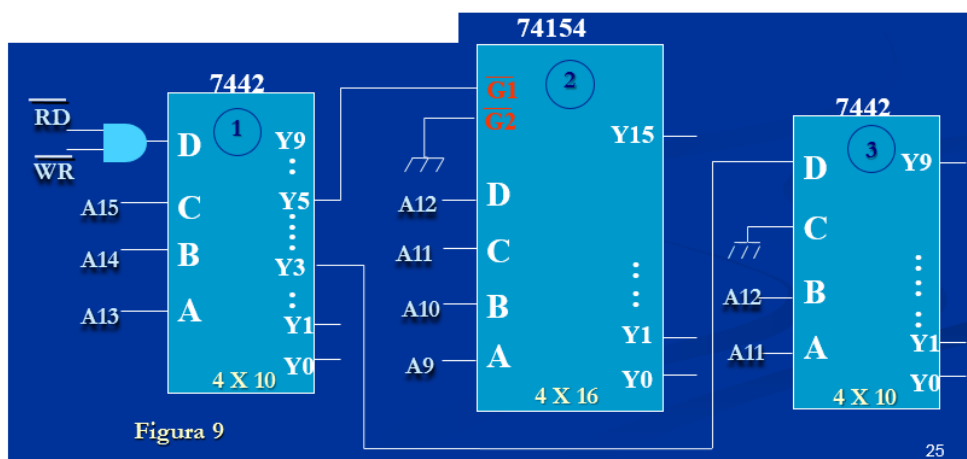


Exercício Aula 2 slide 25

Exercício Nº9:

- Qual é o decodificador mestre?
Resp: o decodificador 1
- Quais os valores de A15, A14 e A13 que selecionam o decodificador 2 ?
Resp : A15 = 1, A14 = 0 e A13 =1, ou seja saída ativa y5 do decodificador 1
- Qual a faixa de endereço que é selecionada pelo decodificador 2 ?
Resp: A000H a BFFFH , como pode ser visto pela tabela abaixo
- Quais saídas do decodificador 3 que podem ser selecionadas quando a saída Y3 do decodificador 1 está ativa?
Resp: as saídas Y0, Y1,, Y2 e Y3 do decodificador 3
- Qual a faixa de endereços que o decodificador 3 seleciona?
Resp: 6000H a 7FFFH , como pode ser visto pela tabela abaixo
- Para a saída Y6 dos decodificadores 2 e 3, quais são os valores das linhas de endereço para ativar essas saídas?
Resp: A faixa da saída Y6 do decodificador 2 é AC00H a ADFFH , como pode ser visto pela tabela abaixo;
A saída Y6 do decodificador 3 nunca estará ativa,

decodificador	A15	A14	A13	A12	A11	A10	A9	A8	A7	A6	A5	A4	A3	A2	A1	A0	endereço
Faixa do decoder 2	1	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0	A000H
	1	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	BFFFH
Faixa do decoder 3	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	0	6000H
	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	7FFFH
Y6 do Decoder 2	1	0	1	0	1	1	0	0	0	0	0	0	0	0	0	0	AC00H
	1	0	1	0	1	1	0	1	1	1	1	1	1	1	1	1	ADFFH



3ª. Lista de exercícios:

1. Para os circuitos das Figura 1.1 , determine para cada decodificador, quais saídas são válidas para serem usadas como sinais de seleção, num projeto com microprocessador.

Resp: decodificador 7442: saídas de Y0 a Y7, pois a entrada D será sempre '0'

decodificador 74154: saídas de Y8 a Y15, pois a entrada D será sempre '1'

2. Quais os valores das linhas de endereço para ativar a saída Y5 do segundo decodificador(74154) da Figura 1.1?

Resp: Nunca será ativado, pois a entrada D está sempre em '1' e só as saídas de Y8 a Y15 podem ser ativadas

3. Explique como os sinais de controle /RD e /WR controlam a lógica de seleção nos circuitos da Figura 1.1

Resp: Sempre que o microprocessador for fazer uma leitura ou escrita em algum dispositivo de entrada ou saída, respectivamente, ele coloca os sinais /RD em nível '0' para leitura ou /WR em nível '0' para escrita. Desta forma, a entrada D do decodificador 7442 será '0' qdo uma dessas atividades forem realizadas, e portanto, os dispositivos ligados nas saídas Y0 a Y7 do 7442 podem ser selecionados de acordo com as linhas de endereço que o microprocessador irá colocar no duto de endereços

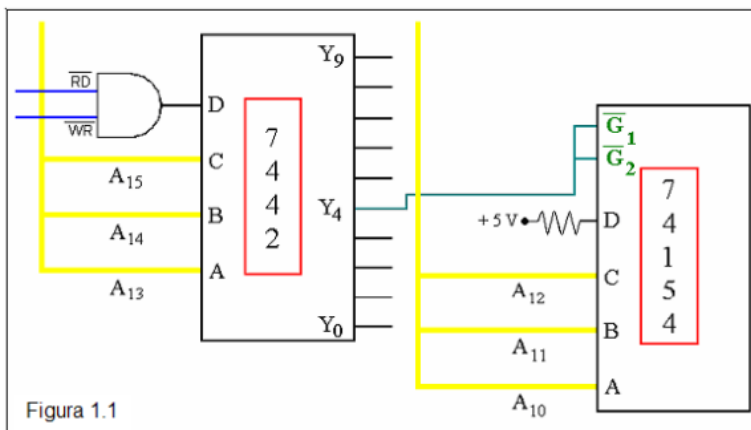


Figura 1.1