

## ESCOLA POLITÉCNICA DA UNIVERSIDADE DE SÃO PAULO

# ELETRÔNICA I (PSI3321) 10. Semestre de 2017

**Livro Texto:** Sedra, A.S. and Smith, K.C. Microeletrônica. Pearson, 2007, (tradução da 5a. edição em inglês).

Aula	edição em ingles).  Matéria	Cap./pág.	Testes	
Auia	Materia	Cap./pag.	agendados	
1 <sup>a</sup>	Introdução, O primeiro Amp Op Comercial.	Cap. 2	agendados	
07/03	Encapsulamento do Amp Op, O Amp Op ideal,	p. 38-46		
07,00	Análise de circuitos com Amp Ops ideais. Exemplo 2.2	P. C. C.		
2 <sup>a</sup>	Somador, Configuração não inversora, seguidor, amplificador de	Sedra, Cap. 2		
10/03	diferenças. Exercício 2.15	p. 46-53		
3 <sup>a</sup>	Amplificador de instrumentação, Funcionamento dos Amp Ops	Sedra, Cap. 2	Teste 01	
14/03	Não-Ideais. Exemplo 2.3 e 2.4	p. 53-59	9h20-9h35	
<b>4</b> <sup>a</sup>	Operação dos Amp Ops em grande excursão de sinal, imperfeições	Sedra, Cap. 2		
17/03	cc, circuitos integrador e diferenciador. Exemplo 2.6.	p. 59-73		
5 <sup>a</sup>	Diodo ideal, características do diodo real, equação de corrente do	Sedra, Cap. 3	Teste 02	
21/03	diodo, exercícios.	p. 89-96	9h20-9h35	
6 <sup>a</sup>	Análise gráfica (reta de carga), modelos simplificados de diodos, exercícios	Sedra, Cap. 3		
24/03 7 <sup>a</sup>	Modelo para pequenos sinais, modelos de circuitos equivalentes	p. 96-99 Sedra, Cap. 3	Teste 03	
28/03	para pequenas variações (próximas do ponto quiescente), exercícios	p. 100-103	9h20-9h35	
20/03	(exemplos 3.6 e 3.7)	p. 100 103	)1120 JH33	
8 <sup>a</sup>	Operação na região de ruptura reversa, diodo zener, Projeto de um	Sedra, Cap. 3		
31/03	regulador Zener, exercícios (exemplo 3.8)	p. 104-106		
9 <sup>a</sup>	Diagrama de blocos de uma fonte de alimentação c.c., circuito	Sedra, Cap. 3	Teste 04	
04/04	retificador de meia onda, circuito retificador de onda completa com	p. 106-109	9h20-9h35	
	enrolamento secundário com tomada central, exercícios: 3.22.			
10 <sup>a</sup>	Circuito retificador em ponte. Circuito retificador de meia onda com	Sedra, Cap. 3		
07/04	o capacitor de filtro.	p. 109-111		
Semana Santa (10/04 a 14/04/2017)				
11 <sup>a</sup>	Aula de Exercícios		Teste 05	
18/04	18 C 1 (24/04 20/04/2017)		9h20-9h35	
1ª. Semana de provas (24/04 a 29/04/2017) Data: xx/xx/2017 (xxxx feira) — Horário: xx:xxh				
12 <sup>a</sup>	Retificador de onda completa com capacitor de filtro, superdiodo.	Sedra, Cap. 3	Teste 06	
02/05	Exercícios (exemplo 3.9).	p. 112-115	9h20-9h35	
13 <sup>a</sup>	Circuitos limitadores, circuitos grampeadores, dobrador de tensão,	Sedra, Cap. 3		
05/05	exercícios: 3.27, 3.28.	p. 115-118		
14 <sup>a</sup>	Conceitos básicos de dispositivos semicondutores: silício dopado,	Aula avulsa +	Teste 07	
09/05	mecanismos de condução (difusão e deriva), exercícios.	Sedra, Cap. 3	9h20-9h35	
		p. 117-121		
15 <sup>a</sup>	Modelos de cargas, junção pn na condição de circuito aberto,	Aula avulsa +		
12/05	potencial interno da junção, junção pn polarizada, exercícios.	Sedra, Cap. 3		
4.79		p. 121-126	TD 4 00	
16 <sup>a</sup>	Distribuição de portadores minoritários na junção pn diretamente	Aula avulsa +	Teste 08	
16/05	polarizada. Dedução elementar da equação de corrente na junção pn, exercícios.	Sedra, Cap. 3 p. 127-128	9h20-9h35	
	exercicios.	p. 127-128		



### ESCOLA POLITÉCNICA DA UNIVERSIDADE DE SÃO PAULO

17ª	Capacitância de difusão, largura da região de depleção da junção pn	Sedra, Cap. 3			
19/05	polarizada, capacitância de depleção. a junção pn na região de	p. 124-125			
	ruptura (efeito zener e efeito avalanche), exercícios.	•			
18 <sup>a</sup>	A junção pn na região de ruptura (efeito zener e efeito avalanche),	Sedra, Cap. 3	Teste 09		
23/05	exercícios.	p. 128-129	9h20-9h35		
19 <sup>a</sup>	Estruturas e símbolos dos transistores bipolares de junção, definição	Sedra, Cap. 5			
26/05	dos modos de operação (corte, ativo, saturação) do TBJ, operação	p. 235-238			
	do transistor npn no modo ativo (polarização e distribuição de				
	portadores minoritários).				
20 <sup>a</sup>	Equações das correntes no transistor (definição do ganho de corrente	Sedra, Cap. 5	Teste 10		
30/05	em emissor comum - $\beta$ - e do ganho de corrente em base comum -	p. 239-243.	9h20-9h35		
	α), modelos de circuitos equivalentes para grandes sinais do				
010	transistor npn operando no modo ativo, exercícios.	0.1.0.7			
21 <sup>a</sup>	Análise cc de circuitos com transistores, exercícios selecionados:	Sedra, Cap. 5			
02/06	5.1, 5.4, 5.10.	p. 246 + 264- 269			
22ª	O TDI como amalificadas sono accusas cincia		Togto 11		
06/06	O TBJ como amplificador para pequenos sinais (as condições c.c., a corrente de coletor e a transcondutância)	Sedra, Cap. 5, p. 263-264;	<b>Teste 11</b> 9h20-9h35		
00/00	(as condições c.c., a corrente de coletor e a transcondutancia)	p. 203-204, p. 275-276.	91120-91133		
23ª	A corrente de base e a resistência de entrada da base, a resistência	Sedra, Cap. 5,			
09/06	de entrada do emissor. Ganho de tensão,	p. 276-279			
02/00	Exemplo 5.38, modelos equivalentes (modelos π-híbrido e T)	p. 270 279			
24 <sup>a</sup>	Aplicação dos modelos equivalentes para pequenos sinais, Efeito	Sedra, Cap. 5	Teste 12		
13/06	Early. O amplificador emissor comum (EC) - Exercício 5.43	p. 290-293	9h20-9h35		
25ª	O amplificador emissor comum com resistência de emissor	Sedra, Cap. 5	Teste 13		
20/06		p.293-295	9h20-9h35		
26ª	O amplificador base comum (BC)	Sedra, Cap. 5			
23/06		p. 296-297			
27 <sup>a</sup>	O amplificador coletor comum (CC)	Sedra, Cap. 5	Teste 14		
27/06		p. 297-302	9h20-9h35		
28 <sup>a</sup>	Aula de Exercícios				
30/06					
	2 <sup>a</sup> . Semana de Provas (01/07 a 07/07/2017)				
Data: xx/xx/2017 (xxxx-feira) – Horário: xx:xxhs					
Prova Substitutiva (10/07 a 14/07/2017)					
Data: xx/xx/2017 (xxxx-feira) – Horário: xx:xxhs					
Prova de Recuperação (24/07 a 28/07/2017) Data: vv/vv/2017 (vvvv-faira) Harário: vvvvb					
	Data: xx/xx/2017 (xxxx-feira)– Horário: xx:xxh				

#### CRITÉRIO DE APROVEITAMENTO

A média geral (MG) será a média ponderada de 2 provas mais testes conforme segue: MG = 0.3MT + 0.3P1 + 0.4P2

onde P1 e P2 são as notas atribuídas respectivamente a primeira e segunda provas e MT é a média aritmética das 13 maiores notas atribuídas aos 14 testes aplicados durante o semestre.

A prova substitutiva é permitida para o aluno que perder uma das provas (P1 ou P2) por algum motivo justificado. O aluno deverá preencher formulário disponível na secretaria do PSI quando perder uma prova.



## ESCOLA POLITÉCNICA DA UNIVERSIDADE DE SÃO PAULO

#### PORTAL DA DISCIPLINA: MOODLE STOA

(para cadastro, siga as instruções em: http://wiki.stoa.usp.br/Ajuda:Moodle/Cadastro)